## PATENT ABSTRACTS OF JAPAN

(11)Publication number:

03-165324

(43) Date of publication of application: 17.07.1991

(51)Int.Cl.

G11B 7/085

(21)Application number: 01-305291

(71)Applicant : ALPINE ELECTRON INC.

(22)Date of filing:

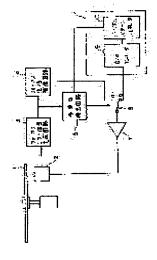
24.11.1989

(72)Inventor: YOKOTA HACHIRO

### (54) FOCUSING SERVO DEVICE

#### (57)Abstract:

PURPOSE: To speed up the reacquisition of a focusing servo and to obtain a desired search waveform by limiting the variation range of the search signal and generating a digital signal corresponding to the signal. CONSTITUTION: The staircase wave voltage (V) generated by a focusing search signal generating circuit 11 is supplied to a focusing servo driver 7. A focusing point detecting circuit 5 when detecting a focus error signal reaching a range where the focusing servo is effective a time (t) later switches a switch 8 and supplies a switching signal to a digital pattern generator 10 to perform focusing servo operation. Then a generator 10 limits the amplitude value of the voltage V which is generated the time (t) later, sets the center value to the voltage at the time (t), and equalizes the variation rate of the voltage V to a value which is the time (t) precedent. Consequently, the period of the voltage V after the time (t) is made short to speed up the reacquisition.



## **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

## 19日本国特許庁(JP)

⑪特許出願公開

# ◎ 公 開 特 許 公 報(A) 平3−165324

®Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成3年(1991)7月17日

G 11 B 7/085

С

2106-5D

審査請求 未請求 請求項の数 1 (全6頁)

69発明の名称

フオーカスサーボ装置

②特 願 平1-305291

②出 願 平1(1989)11月24日

@発明者 横田

八郎

東京都品川区西五反田1丁目1番8号 アルパイン株式会

社内

の出 願 人

アルパイン株式会社

東京都品川区西五反田1丁目1番8号

個代 理 人 弁理士 志賀 正武 外2名

#### 明細膏

## 1. 発明の名称

フォーカスサーボ装置

#### 2. 特許請求の範囲

光ディスクの記録面と光学ピックアップとの距離が所定範囲内にあることを検知すると検知信号を出力する位置検出手段と、

前記検知信号が出力されない状態では所定の第1の振幅で変動するサーチ信号を出力し、一方、前記検知信号が出力されると、この検知信号が出力された時刻の前記サーチ信号のレベル付近に前記サーチ信号の変動範囲を制限するサーチ信号発生手段と、

前記サーチ信号に従って、前記記録面と前記光・学ピックアップとの距離を設定する駆動装置と

を具備し、かつ、前記サーチ信号発生手段は、 サーチ信号に対応するディジタル信号を発生する ディジタル信号発生手段と、このディジタル信号 をアナログ信号のサーチ信号に変換する変換器と から成ることを特徴とするフォーカスサーボ装置。

#### 3 . 発明の詳細な説明

「 産業上の利用分野 」

本発明はフォーカスサーボ装置に係り、特に C D ブレーヤ等、光ディスク読取り装置に用いて好 適なフォーカスサーボ装置に関する。

## 「従来の技術」

図において2a、2b、2c、2dは光検出器であり、それぞれ検出した光量に応じた検知信号A、B、C、Dを出力し、フォーカスエラー信号生成回路3の内部において、検知信号AおよびDはた加算器31で加算され、差動増幅器33の負人力加算器32で加算され、差動増幅器33の負人力

ていることによる。 スポットが図示 X \*のように形成されると、受光素子 2 a、 2 cの受光面積が広くなり、受光素子 2 b、 2 dの受光面積が狭くなる。これにより、検知信号 A、 Cが大きくなり、検知信号 B、 Dが小さくなるから、(1)式より、S \* > 0 となることが明らかである。

このように、ディスク変位によってメインレーサのスポットの形状が決定号Siは変位(フォーカのスポットのおわち、信号Siは変位(フォーカのまか、信号Siは変化、ディスクで後、ディスクでは、ディスクでは、ディスクでは、ディスクでは、ディスクである場合にフォークである。ディスク変位がPiである場合にフォークスエラー信号Siが最小となっている。

次に、第3図でスイッチ8がa側に設定された場合において、フォーカスエラー信号生成回路3から出力されたフォーカスエラー信号5.は、フォーカス位相補償回路4、スイッチ8を順次介して

端に供給される。これにより、差動増幅器33からは、

S = (A + C) - (B + D) ……(!) なる信号 S が出力される。ここで、コンパクトディスク ! と光学ピックアップ 2 の対物レンズとの距離が適正である場合には、メインレーザのスポットが、図上 X で示すように形成される。すなわち、メインレーザのスポットが円形となり、各光検出器 2 a ~ 2 d に同量のレーザ光が供給される。これにより、各検知信号 A ~ D が同じ大きさとなるから、(1) 式によれば、信号 S が「0 」となることが判る。

また、コンパクトディスク1と光学ピックアップ2の対物レンズとの距離が適正でない場合、すなわち適正距離に対する誤差(ディスク変位)があった場合、メインレーザのスポットが、図上X\*で示すように、光検出器2a、2c方向に長くなった楕円形(または、光検出器2b、2d方向に長くなった楕円形(または、光検出器2b、2d方向に長くなった楕円形)となる。これは、メインレーザの経路に円柱形のレンズ(図示せず)が設けられ

フォーカスサーボドライバ 7 に供給される。 フォーカスサーボドライバ 7 は、光学ピックアップ 2 に内蔵されたフォーカスアクチュエータ (図示せず)を駆励し、フォーカスエラー信号 S に従って、コンパクトディスク 1 と光学ピックアップ 2 の対物レンズの位置を微調整する。

また、5は合焦点検出回路であり、フォーカスエラー信号 S ,を常時監視し、これがフォーカスサーボ可能な範囲内(第4図(ロ)における原点近傍)に達したと判定すると、スイッチ 8 の接点をa側に設定し、これ以外の場合には接点をb側

本発明は上述した事情に鑑みてなされたものであり、フォーカスサーボが外れた場合にきわめて迅速な再引込を可能とするとともに、フォーカスサーチ波形を所望の波形と正確に一致させることができるフォーカスサーボ装置を提供することを目的としている。

#### 「 課題を解決するための手段 」

に設定する。

上記構成によれば、フォーカスサーボ不可能の情況下においては、スイッチ8から側に設定され、理圧V(第2図(イ)参照)に従って光学ピックアップの対物レンズが上下に駆動される。そして、この上下運動の過程で距離の偏移がフォーカスサーボのに設定され、フォーカスエラー信号S、に従って対物レンズが駆動される。すなわち、各情成要業2、3、4、7によるフォーカスサーボ動作が行われる。

#### 「 発明が解決しようとする課題 」

ところで、第3図の構成によれば、祖圧Vの周期および振幅が一定となるから、外部からの振動等によってフォーカスサーボが外れた場合、再引込に時間がかかるという問題があった。また、定電流額61、62の特性あるいはコンデンサ64の静電容量の誤差によって、電圧Vの故形(フォーカスサーチ波形)がばらつくという問題もあった。

ディジタル信号をアナログ信号のサーチ信号に変 換する変換器とから成ることを特徴としている。

#### 「作用」

位置検出手段が検知信号を出力すると、サーチ信号の最大値および展小値が制限されるから、サーチ信号の変化率を同一とすると、その周期が短くなる。これにより、フォーカスサーボが可能となるまでの時間が短縮される。

また、本発明にあっては、ディジタル信号発生 手段によって、サーチ信号に対応するディジタル 信号を発生するから、きわめて正確なフォーカス サーチ波形が生成される。

## 「実施例」

次に本発明の一実施例を図面を参照し説明する。 第1図は、本発明の一実施例のフォーカスサー ボ装置の構成を示すブロック図である。なお、図 において第3図の各部に対応する部分には同一の 符号を付し、その説明を省略する。

図において11はフォーカスサーチ信号発生回路であり、その内部にディジタルパクーンジェネ

レータ 1 0 と、 D / A コンバータ (ディジタル/アナログコンバータ) 9 とが設けられている。また、スイッチ 8 が a 側に切換えられると同時,に、合焦点検出回路 5 から切換信号 S \* がディジタルパターンジェネレータ 1 0 に供給される。

ディジタルパターンジェネレータ 1 0 は、切換信号 S・が供給される以前において、第 2 図(イ)に示す電圧 V と同様の周期 T、 振幅値 V。の三角波に対応するディジタル信号を発生する。 このディジタル信号は、 D / A コンパータ 9 に供給されると、 アナログ信号(電圧 V )に変換され、フォーカスサーボドライバ 7 に供給される。

また、ディジタルパターンジェネレータ 1 0 は、 切換信号 S \* が供給された以降において、電圧 V の振幅値を & V (ただし、 & V < V 。)に制限する とともに、その中心値を切換信号 S \* が供給され た時点における電圧 V のレベルに設定する。また、 電圧 V の変化率( | a V / a t | )は、切換信号 S \* の供給の前後で一定に保たれる。

上記構成において、スイッチ8をb側に設定す

ともに、その中心値をV、(ただし、中心値V」は 時刻t、における電圧Vのレベル)に設定する。 また、前述のように、電圧Vの変化率(|dV/d ti)は、時刻t、以前の値と同一に保たれる。 この結果、時刻t、以降の電圧Vの周期T」は、

$$T_{i} = T \frac{\frac{1}{2}V}{V_{p}} \qquad \cdots \cdots (1)$$

となり、時刻 t ,以前の周期 T より短くなる。したがって、フォーカスサーボが外れた場合において、再引込に要する時間をきわめて短くすることができる。

また、本実施例にあっては、ディジタルパターンジェネレータ 1 0 によって電圧 V の波形を設定することができるから、この電圧 V の波形を所望の波形と正確に一致させることができる。

## 「 発明の効果 」

以上説明したように、本発明のフォーカスサーボ装置によれば、フォーカスサーボが外れた場合にきわめて迅速な再引込が可能であるとともに、フォーカスサーチ波形を所望の波形と正確に一致

次に、時刻 t , において、合焦点検出回路 5 がフォーカスエラー信号 S , のフォーカスサーボ可能な範囲内(第 4 図(ロ)における原点近傍)への到達を検出すると、スイッチ 8 の接点を a 側に設定するとともに、切換信号 S \*をディジタルパターンジェネレータ 1 0 に供給する。スイッチ 8 が a 側に設定されたことにより、各構成要素 2、3、4、7によるフォーカスサーボ動作が行われる。

一方、ディジタルパターンジェネレータ10は、 時刻 t、以降の電圧 V の 振幅値を A V に 制限すると

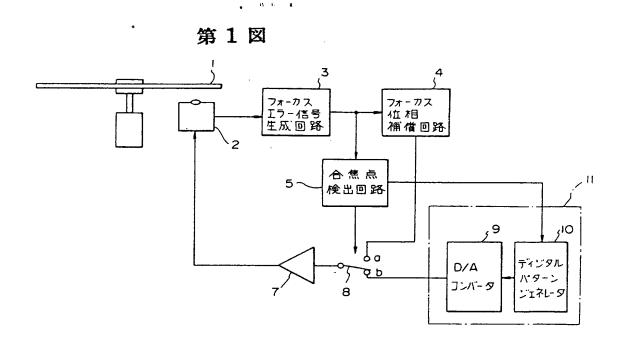
させることができる。

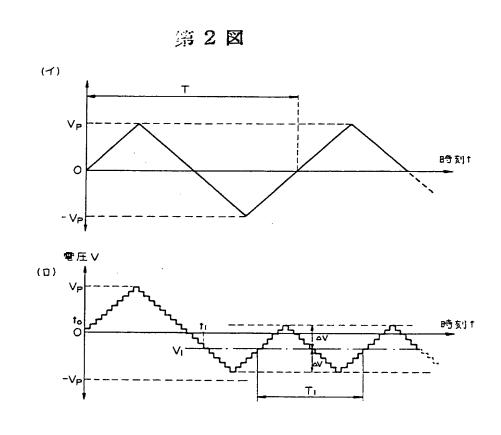
#### 4. 図面の簡単な説明

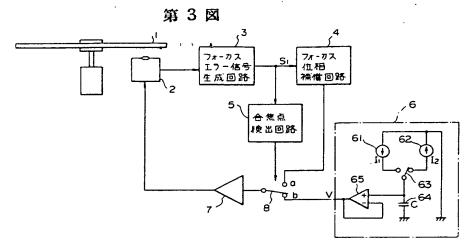
第1図は本発明の一実施例の構成のブロック図、第2図(イ)、(ロ)はフォーカスエラー生成回路6、11の出力電圧Vの波形図、第3図は従来のフォーカスサーボ装置のブロック図、第4図(イ)は第3図の要部の回路図、同図(ロ)はその出力信号の特性図である。

1 … … 光 ディスク、 2 … … 光学 ピックアップ、
3 … … フォーカスエラー信号生成回路(位置検出
手段)、 5 … … 合焦点検出回路(位置検出手段)、
6 … … フォーカスサーボドライバ(駆動装置)、
7 … … システムコントローラ(ゲイン調整手段)、
9 … … D / A コンバータ(変換器)、 1 0 … … ディ
. ジタルパターンジェネレータ(ディジタル信号発
生手段)、 1 1 … … フォーカスサーチ信号発生回
路(サーチ信号発生手段)。

出願人 アルパイン株式会社 代表者 沓沢 虔太郎







第 4 図

